

## РЕФЕРАТ

ПРОГРАММНОЕ СРЕДСТВО ПРОЕКТИРОВАНИЯ VHDL ОПИСАНИЙ МНОГОКАНАЛЬНОГО СИГНАТУРНОГО АНАЛИЗАТОРА: дипломная работа / В.А. Пошелюк. – Гомель ГГТУ им. П.О. Сухого, 2020, – Дипломная работа: 92 страницы, 37 рисунков, 13 таблиц, 17 источников, 5 приложений.

Ключевые слова: LSFR, многоканальный сигнатурный анализатор, VHDL описание, ПЛИС.

Объектом исследования является генерирование *VHDL* описания по входным параметрам: полином и число каналов многоканального сигнатурного анализатора.

Целью работы является автоматизация проектирования средств встроенного самотестирования.

В процессе работы разработано приложение, решающее задачу автоматизации проектирования средств встроенного самотестирования.

Студент-дипломник подтверждает, что дипломная работа выполнена самостоятельно, приведенный в дипломной работе материал объективно отражает состояние разрабатываемого объекта, пояснительная записка проверена в системе «Антиплагиат» <http://www.antiplagiat.ru/>. Процент оригинальности составляет 75,34 процента. Все заимствованные из литературных и других источников, теоретические и методологические положения и концепции сопровождаются ссылками на источники, указанные в «Списке использованных источников».